Classe 2° At **3° TEST - FILA 1** **12 - 02 - 2018**

Cognome : …… Nome : ……

N.B. : possono esserci + riposte esatte, per ogni domanda

1. L' Hard disk è una memoria : ☐ di massa ☐ principale ☐ secondaria ☐ a semiconduttore ☐ nessuna delle precedenti	**2. Sono memorie secondarie :** ☐ HD ☐ CD/DVD ☐ RAM ☐ Pen drive ☐ nessuna delle precedenti
3. I tempi di accesso alle memorie sono : ☐ 3-4 millisec per HD ☐ 3-4 microsec per HD ☐ poche decine di nanosec per le RAM ☐ poche decine di microsec per le RAM ☐ nessuna delle precedenti	**4. Un microprocessore (µP) con 24 bit di indirizzo può gestire una memoria da :** ☐ 24 MB ☐ 16 MB ☐ 24 Mbit ☐ 16 KB ☐ nessuna delle precedenti
5.Per poter gestire 16 GB di memoria, un µP deve avere un Address Bus con : ☐ 30 linee ☐ 32 " ☐ 34 " ☐ 16 " ☐ nessuna delle precedenti	**6.L'indirizzo di una locazione di memoria relativa a una RAM permette di individuare :** ☐ La riga e la colonna corrispondenti alla locazione ☐ Il settore e la traccia corrispondenti alla locazione ☐ Il settore e la traccia corrispondenti al blocco di dati ☐ Il numero del solco corrispondente ☐ nessuna delle precedenti
7.RAM da 64 KB, A.Bus con 8 bit meno significativi per le righe, 8 + significativi per le colonne; l'indirizzo (C7B4)H corrisponde alla locazione : ☐ Riga 199 , Colonna 180 in Base 10 ☐ Riga 19 , Colonna 15 " ☐ Riga 180 , Colonna 199 " ☐ n° 51124 " ☐ nessuna delle precedenti	**8.Le locazioni di Memoria RAM sono :** ☐ disposte in modo sequenziale, una di seguito all'altra ☐ disposte a matrice (struttura ad "accampamento Romano") ☐ costituite da 8 celle (Flip-Flop), ciascuna contenente un bit ☐ disposte in settori e tracce ☐ nessuna delle precedenti
9. Indica le affermazioni vere : ☐ Il controller è un circuito elettronico (HW) che gestisce, al posto della CPU, memorie secondarie o periferiche I/O ☐ Il controller è un programma (SW) che gestisce, al posto della CPU, memorie secondarie o periferiche I/O ☐ Il driver è un SW che gestisce una determinata periferica I/O ☐ Il driver è un circuito elettronico (HW) che gestisce, al posto della CPU, memorie secondarie o periferiche I/O ☐ nessuna delle precedenti	**10.LD A, (0A0F)H** **(Assembly Z80, Righe : 8 bit - significativi)** ☐ istruzione di lettura in Memoria, all'indirizzo: R15, C10 Base 10 ☐ istruzione di scrittura in Memoria, all'indirizzo : R15, C10 " ☐ istruzione di lettura in Memoria, all' indirizzo : R 10, C15 " ☐ istruzione di scrittura in Memoria, all'indirizzo : 2575 " ☐ nessuna delle precedenti
11. Indica le affermazioni vere : ☐ il Data Bus è unidirezionale (entrante in CPU) ☐ l'Address Bus è bidirezionale ☐ il Control Bus è unidirezionale (uscente da CPU) ☐ il Supply Bus è costituito da 2 linee ☐ nessuna delle precedenti	**12. Indica le affermazioni vere :** ☐ CD e DVD sono le Memorie + veloci ☐ CD e DVD vengono "scritti e letti" tramite Campi Magnetici ☐ CD e DVD vengono "scritti e letti" tramite raggi laser ☐ il micropozzo su CD/DVD rappresenta il bit zero ☐ nessuna delle precedenti

+5 pt : risp. esatta **+3/+2 pt : risp. incompleta** **0 pt : nessuna risposta (o risp. contradditorie)** **-1 pt : risp. sbagliata**

13. Classifica le Memorie in base a vari criteri.

14. Spiega come è organizzato un Sistema a microprocessore.

VALUTAZIONE

	BASE	1	2	3	4	5	6	7	8	9	10	11	12	13	14	TOT	VOTO
Ptmax	20	5	5	5	5	5	5	5	5	5	5	5	5	10	10	100	10
Pt acq.	20																

Classe 2° At **3° TEST - FILA 2** **12 - 02 - 2018**

Cognome : …… Nome : ……

N.B. : possono esserci + riposte esatte, per ogni domanda

1. Una scheda RAM è una memoria :

- ☐ di massa
- ☐ principale
- ☐ secondaria
- ☐ ottica
- ☐ nessuna delle precedenti

2. Sono memorie di massa, a supporto magnetico :

- ☐ HD
- ☐ CD/DVD
- ☐ RAM
- ☐ SSD
- ☐ nessuna delle precedenti

3. I tempi di accesso alle memorie sono :

- ☐ 3-4 microsec per HD
- ☐ 30-40 nanosec per HD
- ☐ poche decine di nanosec per le RAM
- ☐ poche decine di microsec per le RAM
- ☐ nessuna delle precedenti

4. Un microprocessore (µP) con 32 bit di indirizzo può gestire una memoria da :

- ☐ 32 MB
- ☐ 32 GB
- ☐ 4 GB
- ☐ 4 Gbit
- ☐ nessuna delle precedenti

5.Per poter gestire 16 GB di memoria, un µP deve avere un A. Bus con :

- ☐ 30 linee
- ☐ 32 "
- ☐ 40 "
- ☐ 16 "
- ☐ nessuna delle precedenti

6.L'indirizzo di una locazione di memoria relativa a un HD permette di individuare :

- ☐ La riga e la colonna corrispondenti alla locazione
- ☐ Il settore e la traccia corrispondenti alla locazione da 8 bit
- ☐ Il settore e la traccia corrispondenti al blocco di dati (1 KB)
- ☐ Il numero del solco corrispondente
- ☐ nessuna delle precedenti

7.RAM da 64 KB, A.Bus con 8 bit meno significativi per le colonne, 8 + significativi per le righe; l'indirizzo (E47D)H corrisponde alla locazione :

- ☐ Riga 228 , Colonna 125 in Base 10
- ☐ Riga 125 , Colonna 228 "
- ☐ Riga 180 , Colonna 199 "
- ☐ n° 58493 "
- ☐ nessuna delle precedenti

8.Le locazioni di Memoria RAM sono :

- ☐ disposte in modo sequenziale, una di seguito all'altra
- ☐ disposte a matrice (struttura ad "accampamento Romano")
- ☐ costituite da 8 celle elementari (Flip-Flop), ciascuna contenente un bit
- ☐ disposte in settori e tracce
- ☐ nessuna delle precedenti

9.In un Sistema a uP, tutti i dispositivi sono normalmente mantenuti nello stato di ALTA IMPEDENZA per :

- ☐ evitare conflitti sui BUS
- ☐ permettere lo scambio dati fra CPU e molti dispositivi per volta
- ☐ permettere lo scambio dati fra CPU e un solo dispositivo per volta
- ☐ velocizzare le operazioni di lettura/scrittura
- ☐ nessuna delle precedenti

10. LD (A0F1)H, A **(Assembly Z80, Righe : 8 bit - significativi)**

- ☐ istruzione di lettura in Memoria, a indirizzo : R 241, C160 Base 10
- ☐ istruzione di scrittura in Memoria, a indirizzo: R 241, C160 "
- ☐ istruzione di scrittura in Memoria, a indirizzo: R 160, C241 "
- ☐ istruzione di scrittura in Memoria, a indirizzo : 41201 "
- ☐ nessuna delle precedenti

11.Indica le affermazioni vere :

- ☐ il Data Bus è bidirezionale
- ☐ l'Address Bus è unidirezionale (uscente da CPU)
- ☐ il Control Bus è unidirezionale (uscente da CPU)
- ☐ il Supply Bus è costituito da 3 linee
- ☐ nessuna delle precedenti

12.Indica le affermazioni vere :

- ☐ Il controller è un circuito elettronico (HW) che gestisce, al posto della CPU, memorie secondarie o periferiche I/O
- ☐ Il controller è un programma (SW) che gestisce, al posto della CPU, memorie secondarie o periferiche I/O
- ☐ Il driver è un SW che gestisce una determinata periferica I/O
- ☐ Il driver è un circuito elettronico (HW) che gestisce, al postodella CPU, memorie secondarie o periferiche I/O
- ☐ nessuna delle precedenti

+5 pt : risp. esatta **+3/+2 pt : risp. incom pleta** **0 pt : nessuna risposta (o risp. contradditorie)** **-1 pt : risp. sbagliata**

13. Spiega come si scrive/legge su un CD/DVD.

14. Spiega come è organizzato un Sistema a microprocessore.

VALUTAZIONE

	BASE	1	2	3	4	5	6	7	8	9	10	TOT	VOTO
Ptmax	30	5	5	5	5	5	5	5	5	5	5	100	10
Pt acq	30												